



Steckerbelegung			
Pin	Belegung	Pin	Belegung
a1	D0 (0.5dB)	b1	D1 (1dB)
a2	D2 (2dB)	b2	D3 (4dB)
a3	D4 (8dB)	b3	D5 (16dB)
a4	D6 (32dB)	b4	D7 (58.5dB)
a5	+5V	b5	+5V
a6	GND	b6	GND

Oberfläche SurTec 650 (chromitAL)			Rohm./Halbzeug		
Massstab 1:1,5		Det. Massstab 1:1	Toleranz		Werkstoff
			Datum	Name	Halbleiterabschwächer 0.01-6GHz PAH-6G/122-TTL
			Bearb. 2.9.21	D.Heider	
			Gepr.		
			Freiga. 7.9.21	D.Heider	29850_Z01
0	7.9.21	D.Heider			Blatt 1
Zust. Änderung	Datum	Name			von 1
Schutzvermerk ISO16016 beachten					